

AT32F407/437 LWIP FreeRTOS

示例目的

演示在FreeRTOS上运行LwIP协议栈，并搭建一个UDP echo server

支持型号列表：

支持型号	AT32F407xx
	AT32F437xx

主要使用外设列表：

主要使用外设	EMAC
	GPIO
	USART

1 快速使用方法

1.1 硬件资源

- 1) 指示灯LED2/LED3
- 2) USART1(PA9/PA10)
- 3) AT-START-F407/ AT-START-F437实验板
- 4) 以太网连接线

1.2 软件资源

- 1) APP_Release
 - 网络调试助手
- 2) SourceCode
 - at32f407_freertos/ at32f437_freertos源程序
 - FreeRTOS源程序
 - LWIP源程序
 - AT32驱动库
- 3) Doc
 - SC0082_AT32F407_437_LWIP_FreeRTOS_V2.0.2

Note: 所有 project 都是基于 keil 5 而建立，若用户需要在其他编译环境上使用，请参考 AT32F407_Firmware_Library_V2.x.x/project/at_start_f407/templates 中各种编译环境（例如 IAR6/7,keil 4/5）进行简单修改即可。

1.3 示例使用

- 1) 打开at32f407_freertos/ at32f437_freertos源程序，编译后下载到实验板
- 2) 配置PC端的IP网段与开发版相同，如图1
- 3) 打开网络调试助手，输入本地端与远程的IP
- 4) 输入欲发送的字符串，开发板接收到后会回传相同的内容给上位机，如图2

针对日常应用，例程中实现了热插拔功能，调用ethernetif_set_link函数对网络连接状态进行相应的LWIP处理。

Note: 由于不同phy 芯片对于时钟精度要求不同，为满足所有phy 时钟精度，建议：

1. 使用外部晶振单独给phy 提供时钟；
2. 若phy 芯片时钟需25MHZ，则MCU 端可使用25MHZ 晶振，然后通过MCO 输出供给phy 使用（此方法可节约一颗晶振）。

图 1. 设定 PC 端网段

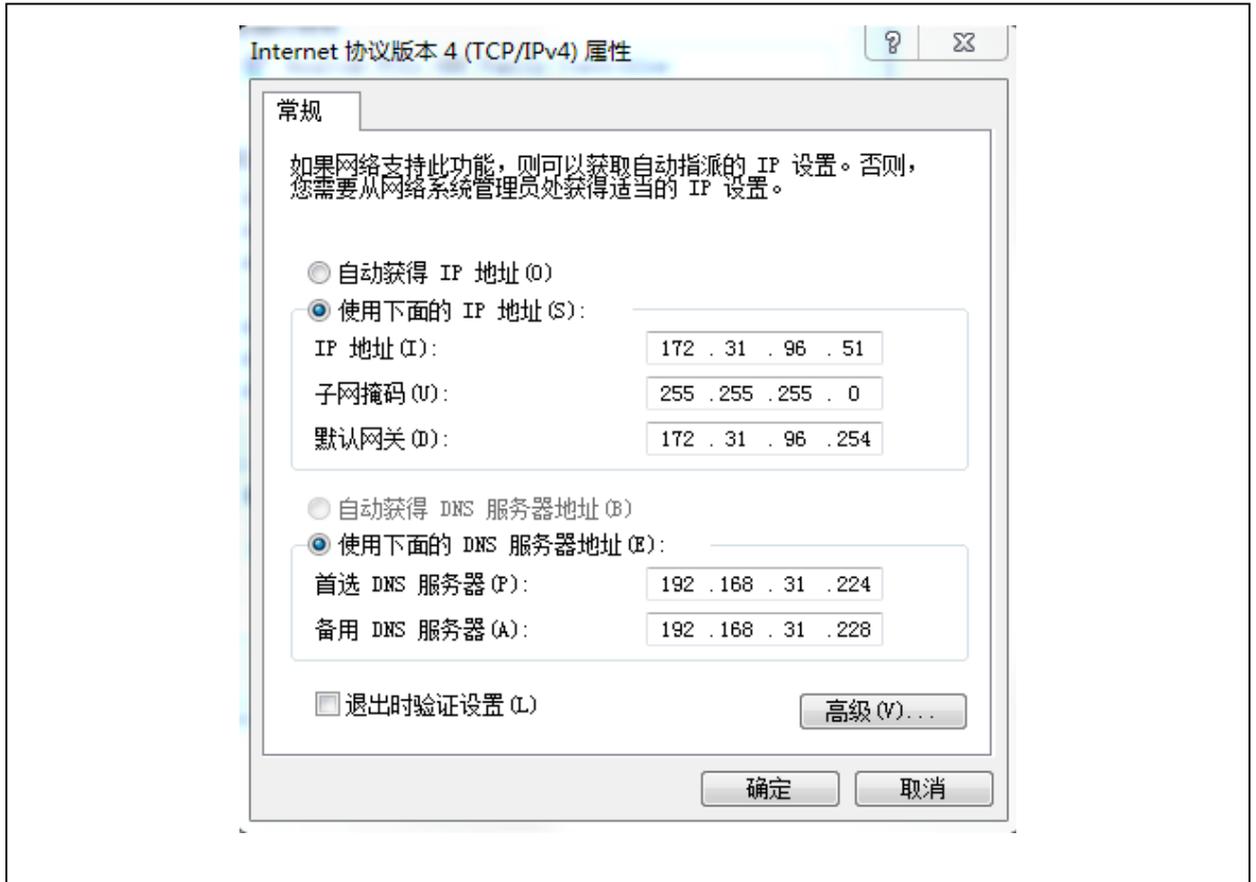


图 2. 上位机发送字符串并接收到开发板的回传

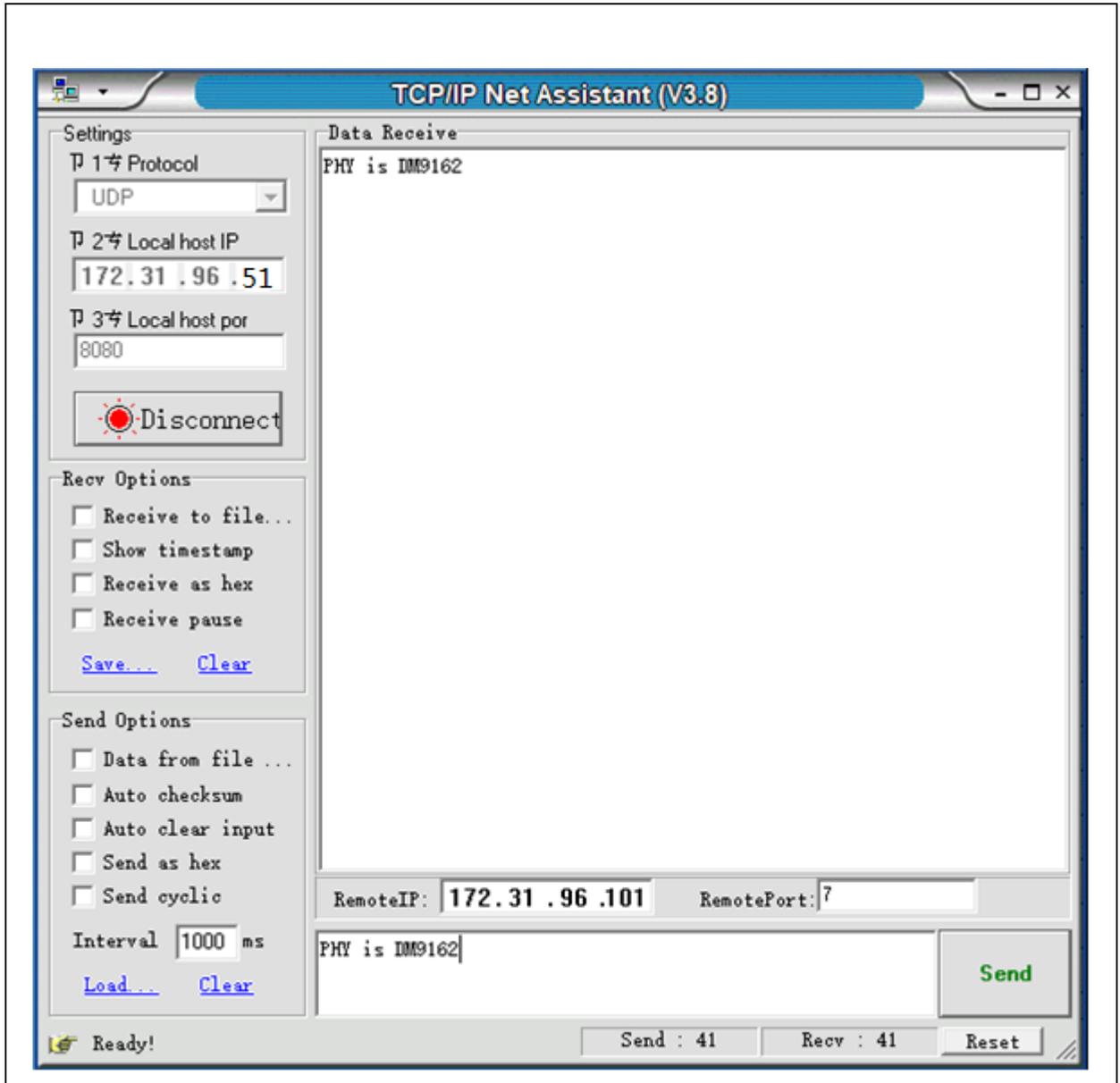


表 1. 文档版本历史

日期	版本	变更
2022.03.24	2.0.0	最初版本
2022.04.15	2.0.1	1.修改LWIP运行时打印警告问题 2.增加网络连接状态检测功能
2022.10.20	2.0.2	修改大量数据首发卡顿问题

重要通知 - 请仔细阅读

买方自行负责对本文所述雅特力产品和服务的选择和使用，雅特力概不承担与选择或使用本文所述雅特力产品和服务相关的任何责任。

无论之前是否有过任何形式的表示，本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何第三方产品或服务，不应被视为雅特力授权使用此类第三方产品或服务，或许可其中的任何知识产权，或者被视为涉及以任何方式使用任何此类第三方产品或服务或其中任何知识产权的保证。

除非在雅特力的销售条款中另有说明，否则，雅特力对雅特力产品的使用和/或销售不做任何明示或默示的保证，包括但不限于有关适销性、适合特定用途(及其依据任何司法管辖区的法律的对应情况)，或侵犯任何专利、版权或其他知识产权的默示保证。

雅特力产品并非设计或专门用于下列用途的产品：(A) 对安全性有特别要求的应用，如：生命支持、主动植入设备或对产品功能安全有要求的系统；(B) 航空应用；(C) 汽车应用或汽车环境；(D) 航天应用或航天环境，且/或(E) 武器。因雅特力产品不是为前述应用设计的，而采购商擅自将其用于前述应用，即使采购商向雅特力发出了书面通知，风险由购买者单独承担，并且独力负责在此类相关使用中满足所有法律和法规要求。

经销的雅特力产品如有不同于本文档中提出的声明和/或技术特点的规定，将立即导致雅特力针对本文所述雅特力产品或服务授予的任何保证失效，并且不应以任何形式造成或扩大雅特力的任何责任。

© 2022 雅特力科技 保留所有权利